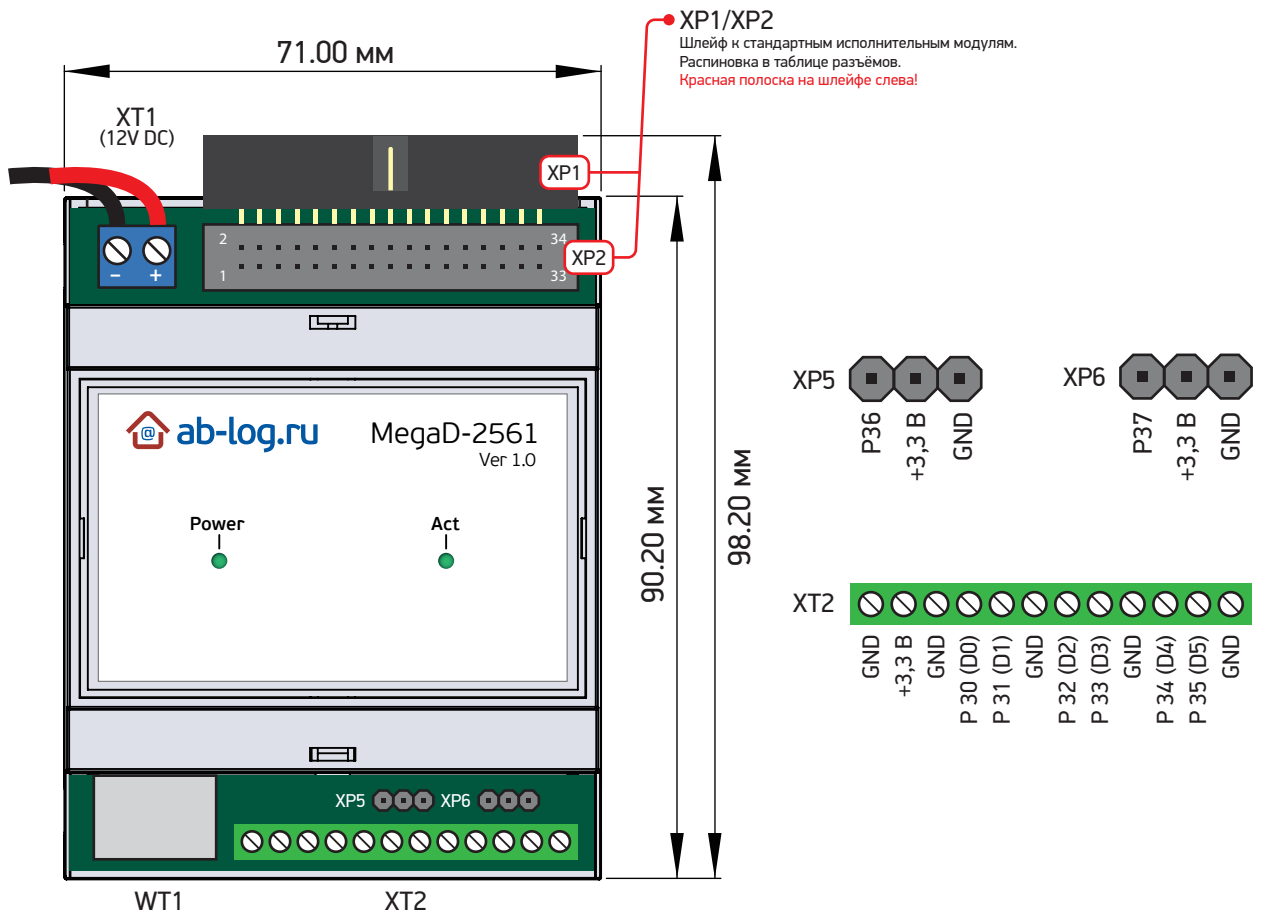
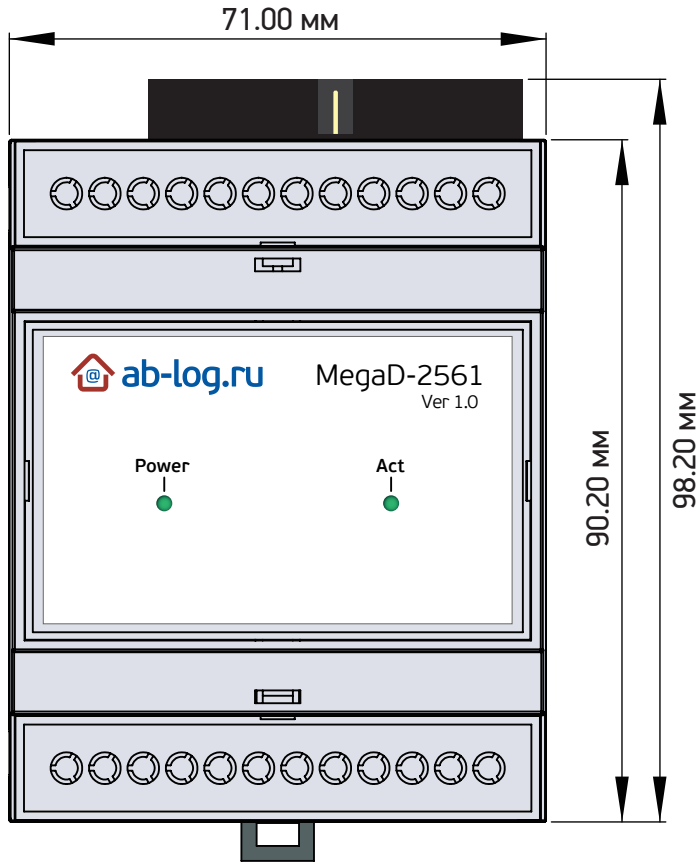


# Документация

MegaD-2561

Ver 1.0

# MegaD-2561



# Распиновка межблочного шлейфа

## Разъём XP1 34x – горизонтальный (крайний)

Пин разъёма	1,2	3,4	5	7	9	11	13	15	17	19	21	23	25	27	29	31	33	6, 8,...34
Порт ATmega2561			G4	D7	D6	E0	B7	B4	B6	B5	G5	F0	F1	F2	F3	F4	F5	
Порт исп. модуля	+12В	+3,3В	нет	P7	P8	P9	P10	P11	P12	P13	P6	P5	P4	P3	P2	P1	P0	GND

## Разъём XP2 34x – Вертикальный (внутренний)

Пин разъёма	1,2	3,4	5	7	9	11	13	15	17	19	21	23	25	27	29	31	33	6, 8,...34
Порт ATmega2561			G3	E7	E6	E2	E5	E1	E4	E3	A0	A1	A2	A3	A4	A5	A6	
Порт исп. модуля	+12В	+3,3В	нет	P22	P23	P24	P25	P26	P27	P28	P21	P20	P19	P18	P17	P16	P15	GND

## Клеммник XT2 внизу (зелёный)

Пин разъёма	1	2	3	4	5	6	7	8	9	10	11	11
Порт ATmega2561	GND	+3,3В	GND	D0	D1	GND	D2	D3	GND	D4	D5	GND
Порт				P30	P31		P32	P33		P34	P35	

## Вилки АЦП


	XP5		
Пин разъёма	1	2	3
Порт ATmega2561	F6	+3,3В	GND
Порт	P36		


	XP6		
Пин разъёма	1	2	3
Порт ATmega2561	F7	+3,3В	GND
Порт	P37		

 Обычные порты

 ШИМ

 Аналоговые датчики, АЦП

 I2C или цифровые датчики с подтяжкой 4,7 кОм

 UART или цифровые датчики с подтяжкой 4,7 кОм

 Цифровые датчики с подтяжкой 4,7 кОм